This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

OFE 19:2000 Paper

Signature

(to be used for				ection of inf 10/605 11/10/ Li-Wei	2003
Amendme And	fter Final ffidavits/declaration(s) n of Time Request Abandonment Request on Disclosure Statement Copy of Priority		Drawing(s) Licensing-related Papers Petition Petition to Convert to a Provisional Application Power of Attorney, Revocation Change of Correspondence A Terminal Disclaimer Request for Refund CD, Number of CD(s)	n	After Allowance communication to Technology Center (TC) Appeal Communication to Board of Appeals and Interferences Appeal Communication to TC (Appeal Notice, Brief, Reply Brief) Proprietary Information Status Letter Other Enclosure(s) (please Identify below):
Firm	T		OF APPLICANT, ATTO	RNEY, C	OR AGENT
or Individual name Signature Date	Winston Hsu, Reg.	16/	2003		
	at this correspondence is to as first class mail in an er elow.	peing facs		— O or depos	sited with the United States Postal Service with P.O. Box 1450, Alexandria, VA 22313-1450 on

This collection of information is required by 37 CFR 1.5. The information is required to obtain or retain a benefit by the public which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.14. This collection is estimated to 12 minutes to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden, should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, VA 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

Date

TOTAL AMOUNT OF PAYMENT

SUBMITTED BY

Name (Print/Type)

Signature

Winston Hsu

PTO/SB/17 (10-03) Approved for use through 07/31/2006. OMB 0651-0032 U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE work Reduction Act of 1995, no persons are required to respond to a collection of information unless it displays a valid OMB control number.

FEE TRANSMITTAL for FY 2004

Effective 10/01/2003. Patent fees are subject to annual revision.

Applicant claims small entity status. See 37 CFR 1.27 (\$) 0.00

Complete if Known					
Application Number	10/605,953				
Filing Date	11/10/2003				
First Named Inventor	Li-Wei Shih				
Examiner Name					
Art Unit					
Attorney Docket No.	AUOP0012USA				

(Complete (if applicable))

Date

Telephone 886289237350

METHOD OF PAYMENT (check all that apply)	FEE CALCULATION (continued)				
Check Credit card Money Other None 3. ADDITIONAL FEES					
Deposit Account:	Large Entity Small Entity				
Denosit	Fee Fee Fee Fee Fee Description Code (\$) Fee Paid				
Account Number 50-0801	Code (\$) Code (\$) 1051 130 2051 65 Surcharge - late filing fee or oath				
Deposit	1052 50 2052 25 Surcharge - late provisional filing fee or				
Account Name	cover sheet				
The Director is authorized to: (check all that apply)	1053 130 1053 130 Non-English specification				
Charge fee(s) indicated below Credit any overpayments	1812 2,520 1812 2,520 For filing a request for ex parte reexamination				
Charge any additional fee(s) or any underpayment of fee(s)	1804 920* 1804 920* Requesting publication of SIR prior to Examiner action				
Charge fee(s) indicated below, except for the filing fee	1805 1,840* 1805 1,840* Requesting publication of SIR after				
to the above-identified deposit account.	Examiner action				
FEE CALCULATION	1251 110 2251 55 Extension for reply within first month				
1. BASIC FILING FEE	1252 420 2252 210 Extension for reply within second month				
Large Entity Small Entity Fee Fee Fee Fee Description Fee Paid	1253 950 2253 475 Extension for reply within third month				
Code (\$) Code (\$)	1254 1,480 2254 740 Extension for reply within fourth month				
1001 770 2001 385 Utility filing fee	1255 2,010 2255 1,005 Extension for reply within fifth month				
1002 340 2002 170 Design filing fee	1401 330 2401 165 Notice of Appeal				
1003 530 2003 265 Plant filing fee	1402 330 2402 165 Filing a brief in support of an appeal				
1004 770 2004 385 Reissue filing fee	1403 290 2403 145 Request for oral hearing				
1005 160 2005 80 Provisional filing fee	1451 1,510 1451 1,510 Petition to institute a public use proceeding				
SUBTOTAL (1) (\$) 0.00	1452 110 2452 55 Petition to revive - unavoidable				
	1453 1,330 2453 665 Petition to revive - unintentional				
2. EXTRA CLAIM FEES FOR UTILITY AND REISSUE	1501 1,330 2501 665 Utility issue fee (or reissue)				
Extra Claims below Fee Paid Total Claims 20** = X =	1502 480 2502 240 Design issue fee				
Independent	1503 640 2503 320 Plant issue fee				
Claims - 3** = X = X Multiple Dependent	1460 130 1460 130 Petitions to the Commissioner				
	1807 50 1807 50 Processing fee under 37 CFR 1.17(q)				
Large Entity Small Entity Fee Description	1806 180 1806 180 Submission of Information Disclosure Stmt				
Code (\$)	8021 40 8021 40 Recording each patent assignment per property (times number of properties)				
1202 18 2202 9 Claims in excess of 20 1201 86 2201 43 Independent claims in excess of 3	1809 770 2809 385 Filing a submission after final rejection				
1201 86 2201 45 Independent claims in excess of 3	(37 CFR 1.129(a)) 1810 770 2810 385 For each additional invention to be				
1204 86 2204 43 ** Reissue independent claims	examined (37 CFR 1.129(b))				
over original patent	1801 770 2801 385 Request for Continued Examination (RCE)				
1205 18 2205 9 ** Reissue claims in excess of 20 and over original patent	1802 900 1802 900 Request for expedited examination of a design application				
SUBTOTAL (2) (\$) 0.00	Other fee (specify)				
**or number previously paid, if greater; For Reissues, see above	*Reduced by Basic Filing Fee Paid SUBTOTAL (3) (\$) 0.00				

WARNING: Information on this form may become public. Credit card information should not be included on this form. Provide credit card information and authorization on PTO-2038.

This collection of information is required by 37 CFR 1.17 and 1.27. The information is required to obtain or retain a benefit by the public which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.14. This collection is estimated to take 12 minutes to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden, should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, VA 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

Registration No.

(Attorney/Agent)

41,526

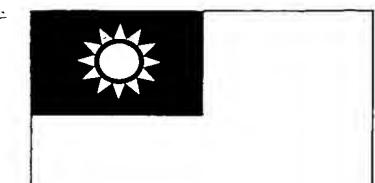
DEL 1 9 2003 25 DEL 1 9 200 PER 1 9 200 PE

PTO/SB/02B (11-00)
Approved for use through 10/31/2002. OMB 0651-0032
U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE
and Reduction Act of 1995, no persons are required to respond to a collection of information unless it contains a valid OMB control number.

DECLARATION — Supplemental Priority Data Sheet

Additional foreign app	lications:			
Prior Foreign Application Number(s)	Country	Foreign Filing Date (MM/DD/YYYY)	Priority Not Claimed	Certified Copy Attached? YES NO
092107924	Taiwan, R.O.C.	04/07/2003		
•	•			

Burden Hour Statement: This form is estimated to take 21 minutes to complete. Time will vary depending upon the needs of the individual case. Any comments on the amount of time you are required to complete this form should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, Washington, DC 20231. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Assistant Commissioner for Patents, Washington, DC 20231.



यह यह यह



中華民國經濟部智慧財產局

INTELLECTUAL PROPERTY OFFICE MINISTRY OF ECONOMIC AFFAIRS REPUBLIC OF CHINA

兹證明所附文件,係本局存檔中原申請案的副本,正確無訛,

其申請資料如下

This is to certify that annexed is a true copy from the records of this office of the application as originally filed which is identified hereunder:

申請、日:西元 2003 年 04 月 07 日

Application Date

申 請 案 號: 092107924

Application No.

申 請 人: 友達光電股份有限公司

Applicant(s) /

-

Director General

祭练生

發文日期: 西元 2003 年 5 月 14 日

Issue Date

發文字號:

09220479500

Serial No.

5년 5년

申請案號:	申請日期:	IPC分類			
	申請案號:		• .	·	

(以上各概	由本局填	發明專利說明書
:	中文	有機發光二極體之驅動電路
發明名稱	英文	DRIVING CIRCUIT FOR ORGANIC LIGHT EMITTING DIODE
	姓名(中文)	1. 施立律
	姓 名 (英文)	1. Shih, Li-Wei
發明人 (共1人)	國籍(中英文)	1. 中華民國 TW
	住居所(中文)	1. 嘉義縣民雄鄉東榮村中庄一鄰十號
	住居所 (英 文)	1.No. 10, Jung-Juang, Tung-Ron Tsun, Min-Shiung Shiang, Chia-Yi Hsien, Taiwan, R.O.C.
	姓 名 (中文)	1. 友達光電股份有限公司
	姓 名 (英文)	
=	國籍(中英文)	1. 中華民國 TW
申請人(共1人)	住居所 (營業所) (中 文)	1. 新竹市新竹科學工業園區力行二路一號 (本地址與前向貴局申請者相同)
	住居所 (營業所) (英 文)	1.No.1, Li-Hsin Road 2, Science-Based Industrial Park, Hsin-Chu City, Taiwan, R.O.C
	代表人 (中文)	1. 李焜耀
	代表人(英文)	1. Lee, Kuen-Yao

四、中文發明摘要 (發明名稱:有機發光二極體之驅動電路)

本發明提供一驅動電路,其包含一第一電晶體,其 第一端係連接於一電壓源,其第二端係連接於一有機發 光二極體;一反相器,其輸出端係連接於該第一電晶體 之控制端;一資料輸入電路,其輸出端係連接於該反相 器之輸入端,該資料輸入電路係用來輸入資料;以及一 壓降電路,連接於該資料輸入電路之輸出端,用來降低 該資料輸入電路之輸出端之電壓。該驅動電路係依據輸 入於該資料輸入電路的資料之大小來決定驅動該有機發 光二極體發光之久暫。

五、(一)、本案代表圖為:第二 (二)、本案代表圖之元件代表符號簡單說明

40 驅動電路

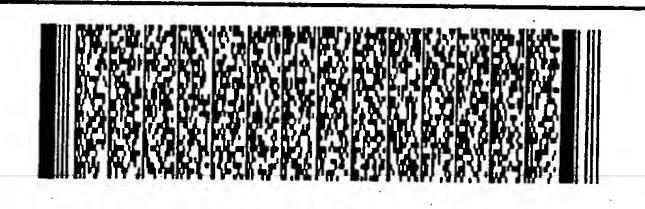
42 反相器

44 資料輸入電路 46 壓降電路

六、英文發明摘要 (發明名稱:DRIVING CIRCUIT FOR ORGANIC LIGHT EMITTING DIODE)

A driving circuit for driving an organic light emitting diode (OLED) includes a first ransistor, whose first end being connected to a voltage source and second end the OLED, an inverter, whose output end being connected to a control end of the first transistor, an input circuit, whose output end being connected to an input end of the inverter, for inputting data,





四、中文發明摘要 (發明名稱:有機發光二極體之驅動電路)

- 80 有機發光二極體 C 電容
- T」第一電晶體
- T₂ 第二電晶體
- T₃ 第三電晶體

六、英文發明摘要 (發明名稱:DRIVING CIRCUIT FOR ORGANIC LIGHT EMITTING DIODE)

and a voltage-dropping circuit connected to the output end of the input circuit for dropping voltages at the output end of the input circuit. The driving circuit drives the OLED to emit lights by determining data input to the input circuit.



國家(地區)申請專利	申請日期	案號	主張專利法第二十四條第一項優先相
		<i>t</i> -	

		•	
、□主張專利法第二十.	五條之一第一項優先	r.權:	
申請案號:			
		無	
日期:		,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	
、主張本案係符合專利沒	法第二十條第一項[]第一款但書或[第二款但書規定之期間
日期:			
、□有關微生物已寄存为 宏存图字:	於國外 :		
寄存國家: 寄存機構:		無	
寄存日期:			
寄存號碼:			
□有關微生物已寄存方	个國內(本局所指定≥	こ寄存機構):	
寄存機構:		<u> </u>	
寄存日期: 寄存號碼:		無	
可存號碼: □熟習該項技術者易於	於獲得. 不須寄存。		
	13.117 1 777 4		
	-		
	: <u> </u>		
REPRESENTATION OF THE PROPERTY	:		

五、發明說明 (1)

發明所屬之技術領域

<u>本發明係提供一種用以驅動一有機發光二極體之驅</u>動電路,尤指一種依據輸入資料的大小來控制該有機發光二極體發光之久暫的驅動電路。

先前技術

由於具有高亮度、快反應速度、大視角、自發光、 薄型等優點,有機發光二極體 (Organic Light Emitting Jiode, OLED)已漸漸成為構成顯示裝置的發光元件中之 最受歡迎者。有機發光二極體為一種電流驅動元件,透 過調整流經一有機發光二極體的電流之大小可控制該有 機發光二極體之發光亮度 (亦稱灰階值)。

習知調整流經一有機發光二極體之電流的大小以控制該有機發光二極體之發光強度的方法之一為電壓驅動法係透過調整一串接於該有機發光二極體之薄膜電晶體(TFT,具有體積薄之優點)的閘極端之電壓以控制流經該有機發光二極體之電流並進而控制為極度。該薄膜電量之發光強度。該薄膜電量之間極與源極間之電位差越小,流經該有機發光二極體的灰階值也就越大;反次該薄膜電晶體之閘極與源極間之電位差越小,流經



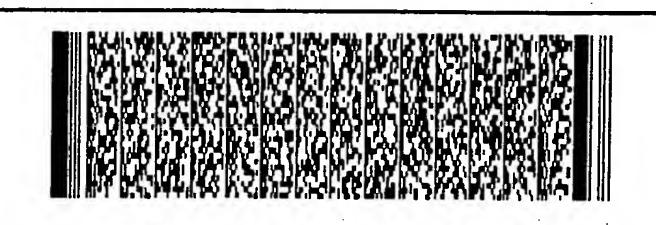


五、發明說明 (2)

該有機發光二極體之電流就越弱,該有機發光二極體所呈現的灰階值也就越小。

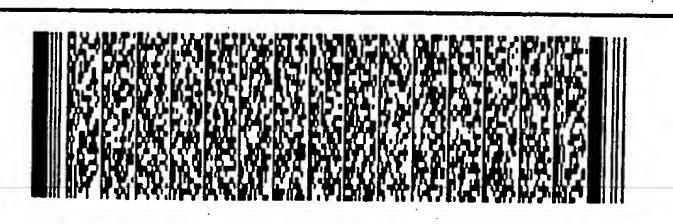
而脈寬調變法 (PWM)即為一種透過提供一有機發光二極體一定值電流但調整該定值電流流經該有機發光二極體之時間來控制該有機發光二極體的發光強度之方法。請參閱圖一,圖一為習知 PWM法之時序圖。 PWM法係將一





五、發明說明 (3)

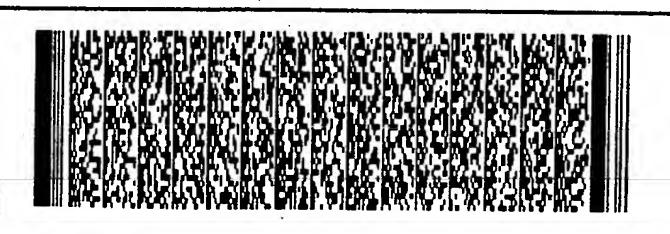
舉例來說,請再參閱圖一,假設灰階數為 64,則對應於該灰階數之顯示時段會被分割成 6個 調變區 (調變區 SF 至 SF 之資料顯示時段 TL 至 TL 之長度比為 1: 2: 4: 8: 16: 32),若該有機發光二極體需顯示之灰階值為 77,則該定值電壓會於調變區 SF 0、SF 1、SF 及 SF 4 (27=1+2+8+16)之資料寫入時段 TV 0、 TV 1、 TV 及 TV 將該薄膜電晶體驅動至飽和區,以使該有機發光二極體於資料顯示時段 TL 0、TL 及 TL 時發出該定強度之光線。若

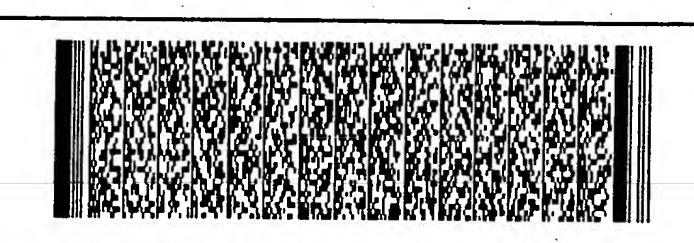




五、發明說明 (4)

該有機發光二極體需顯示之灰階值為55,則該定值電壓會於調變區 SF_0 、 SF_1 、 SF_2 、 SF_2 SF_3 (55=1+2+4+16+32)之資料寫入時段 TV_0 、 TV_1 、 TV_2 、 TV_3 TV_4 TV_3 TV_4 TV_5 TV_5 TV_5 TV_6 TV_6





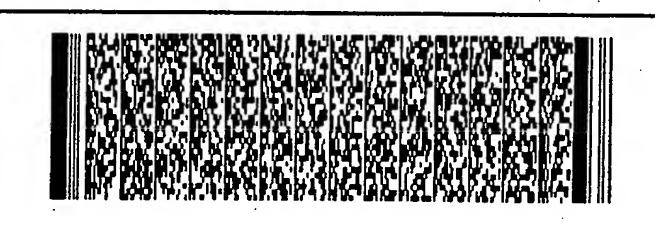
五、發明說明 (5)

發明內容

因此本發明之主要目的在於提供一種用來驅動有機發光二極體之驅動電路,以解決習知技術所造成之效率不足及灰階數無法提昇的缺點。

根據本發明之申請專利範圍,本發明係揭露一種用來驅動一有機發光二極體之驅動電路,該驅動電路包心。一第一電晶體、一反相器、一資料輸入電路及一壓降電路,該第一電晶體之第一端係連接於一電壓源,其端係連接於該第一電晶體之控制端,該資料輸入電路之輸係連接於該第一電晶體之控制端,該資料輸入電路之輸





五、發明說明 (6)

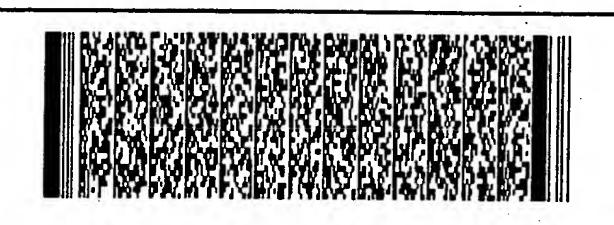
出端係連接於該反相器之輸入端,該資料輸入電路係用來輸入資料,該壓降電路係連接於該資料輸入電路之輸出端之電壓。出端,用來降低該資料輸入電路之輸出端之電壓。

該第一電晶體可為一TFT電晶體。

實施方式

請參閱圖二,圖二為本發明之驅動電路 40之較佳實施例之電路圖,驅動電路 40係用來驅動一有機發光二極體 80。驅動電路 40包含一第一電晶體 Ti、一反相器 42、一資料輸入電路 44及一壓降電路 46。第一電晶體 T係用

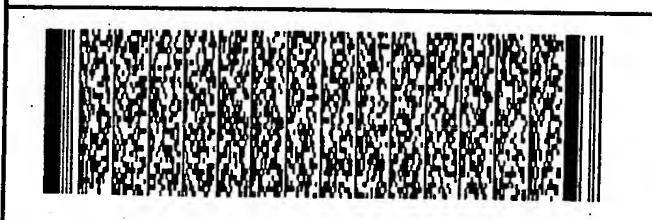


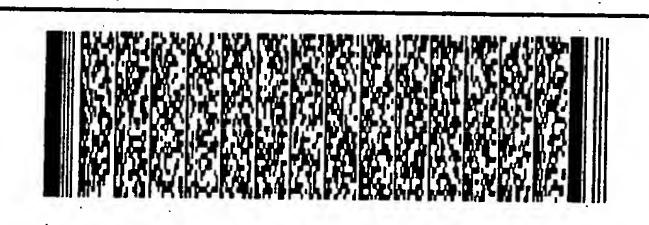


五、發明說明 (7)

來控制有機發光二極體80之發光強度,其第一端係連接 於一電壓源 V_{dd}, 其第二端係連接於有機發光二極體 80; 反相器42之輸出端Iou係連接於第一電晶體T之控制端T 1c'反相器 42之輸入端 Ii條連接於資料輸入電路 44之輸出 端 Dout; 資料輸入電路 44係用來輸入資料 (類比或數位皆 可);壓降電路 46係連接於資料輸入電路 44之輸出端 D out'用來降低資料輸入電路 44之輸出端 Dou的電壓。在本 發明之實施例中,壓降電路 46包含一第三電晶體 T3,而 資料輸入電路 44包含一第二電晶體 T及一電容 C, 第二電 晶體T之第一端係連接於資料輸入電路44之輸入端Din, 一電晶體 T之第二端係連接於資料輸入電路 44之輸出 端Dout, 電容C之一端係連接於資料輸入電路44之輸出端D out, 第二電晶體 T之控制端 T2係連接於一選擇電壓 V scan; 反相器 42為一互補式電晶體 (CMOS)反相器,也就是說, 當反相器 42之輸入端 [i之電壓低於互補式電晶體之臨界 電壓 V.時,反相器 42之輸出端 Iout會輸出一高電壓,反 之,反相器 42之輸出端 I out會輸出一低電壓;第一電晶體 T可為一薄膜電晶體 (TFT)。

本發明之驅動電路 40之運作過程亦如習知 PWM法所教 "般係於該資料寫入時段將輸入資料寫入至電容 C中,並 於資料顯示時段將第一電晶體 T驅動至飽和區以產生一 定值電流,並進而使有機發光二極體 80產生一定強度光 線,而與習知 PWM法所教 導的不同的是,本發明之驅動電





五、發明說明 (8)

路40之顯示時段僅包含一資料寫入時段及一資料顯示時段。

驅動電路 40之運作過程說明如下:當有機發光二極體 80被選定時,連接於第二電晶體 T之控制端 T_2 之選擇電壓 V_{scan} 開啟第二電晶體 T 以將第二電晶體 T 之輸入端 D_i 的資料於該資料寫入時段中寫入至電容 C中,也就是電容 C會被持續地充電直到電容 C之電壓 (資料輸入電路 44之輸出端 D_{out} 、反相器 42之輸入端 I_i 心電壓)等於該資料的電壓。

第三電晶體 T孫受控於一調整電壓 Vadjust, 當調整電壓 Vadjus開啟第三電晶體 T持,壓降電路 46可視為一輸出一定值電流之定值電流源,其可將儲存於電容 C中之電荷 E 地流出,藉由調整調整電壓 Vadjust可調整該定值電流之大小並相應地改變電容 C之放電速率。在資料經由第二電晶體 T之輸入端 Di被輸入至電容 C的同時,儲存於電容 C內之電荷會不斷地經由開啟的第三電晶體 T流失,然而,經由調整電壓 Vadjust,可控制資料於該資料寫內時段中被寫入至電容 C的速率高於儲存於電容 C內之電荷。中被寫入至電容 C的速率高於儲存於電容 C內之電荷。由第三電晶體 T流失的速率,所以,電容 C於該資料的電子與結束時總是可以儲存對應於該資料的電荷。

當電容 C之電壓 (等於資料輸入電路 44的輸出端 Dout、





五、發明說明 (9)

由於第三電晶體 T蘇作為一定值電流源,其可將儲存於電容 C內之電荷以線性的關係流失,因此,當電容 C之電壓因第三電晶體 T之放電作用而下降至低於互補式電壓 V之電壓時,反相器 42之輸出端 Iou之電壓就會升至該定值高電壓,以關閉第一電晶體 Ti,並作而使有機發光二極體 80停止發光。由於第三電晶體 T3之 使有機發光二極體 80停止發光。由於第三電晶體 T3之 值電流源之作用,有機發光二極體 80之發光時間會於資料輸入電路 44之輸入端 Di的資料之不同而有所變化,以達到控制灰階值。換言之,若該資料較大,

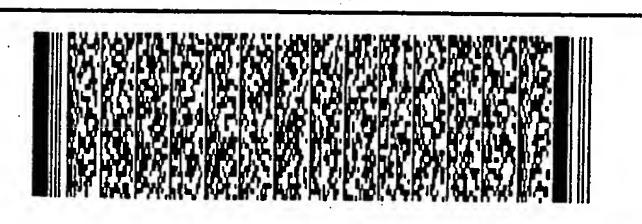


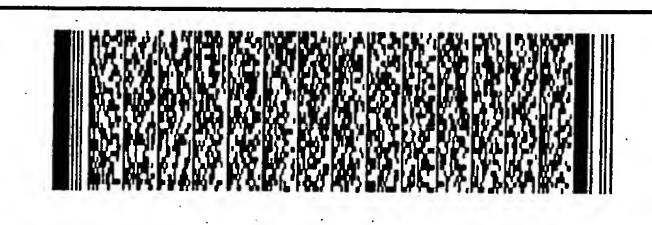


五、發明說明 (10)

電容 C就會被充電至較高的電壓,具有較高電壓值之電容 C的電壓透過定值電流源之放電作用會經歷較久的時間才會學 E 低於 反相器 42之互補式電晶體之臨界電壓 V之電壓,有機發光二極體 80之發光時間也會相應地較長;反之,若該資料較小,有機發光二極體 80之發光時間也會相應地較短,以達到依據資料之大小以控制有機發光二極體 80發光之久暫。

本發明之驅動電路 40中之反相器 42也可替換成一比較器,請參閱圖五,圖五為本發明之驅動電路 60之第二實施例之電路圖。圖五中之驅動電路 60與圖二中之驅動





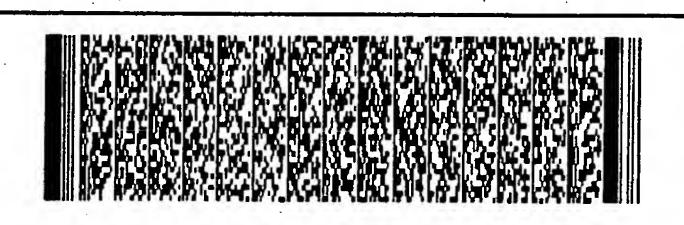
五、發明說明 (11)

電路 40之不同點僅在於驅動電路 40係包含一反相器 42,
而驅動電路 60則係包含一比較器 62。同樣地,比較器 62之輸出端 CPou係連接於第一電晶體 T之控制端 Tich 而比較器 62之第一輸入端 CPin係連接於資料輸入電路 44之輸出端 Dout,而比較器 62之第二輸入端 CPin則係連接至一參考電壓 Vref。當資料輸入電路 44之輸出端 Dou之電壓係高於參考電壓 Vre時,比較器 62會於其輸出端 CPou輸出一低定值電壓以導通第一電晶體 Ti, 反之,比較器 62會於其輸出端 CPou輸出一高定值電壓以關閉第一電晶體 Ti, 並進而使有機發光二極體 80停止發光。由於圖五中所顯示之驅動。2路 60的運作過程與圖二中所顯示之驅動電路 40的運作過程完全相同,所以於此不再對驅動電路 60多加贅述。

相較於習知驅動有機發光二極體發光之驅動電路, 本發明之驅動電路 40(驅動電路 60)係利用反相器 42(比較器 62)使得 TFT電晶體 T運作於飽和區,並利用壓降電路 46及電容 C來控制有機發光二極體 80之發光時間。本發明之驅動電路至少具有以下的優點:

1)驅動電路 40、60中之 TFT電晶體 T恒運作於飽和區,去除了因 TFT電晶體品質不一所造成之受控於相同輸入資料,有機發光二極體卻發出具有不同強度之光線的困擾; 2)驅動電路 40、60係依據輸入於資料輸入電路 44的資料之大小控制有機發光二極體 80的發光時間之久暫,亦即有機發光二極體 80之發光時間係正比於該資料之大小,



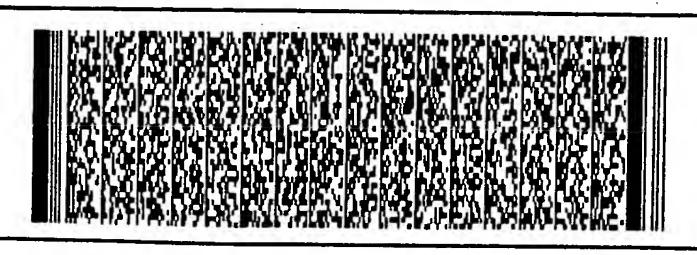


五、發明說明 (12)

而驅動電路40、60可驅動有機發光二極體80呈現無限多組灰階;

- 3)等效上,驅動電路 40、 60於驅動有機發光二極體 80時 宛如僅包含單一調變區之 PWM法,資料係輸入於該單一調 變區中之資料寫入時段,而於該單一調變區中之資料顯 示時段放電。藉由縮小該單一調變區之資料顯示時段之 長度 (不改變該單一調變區之資料寫入時段之長度)及改 變控制壓降電路 46所產生之定值電流之調整電壓 Vadjust可 提高有機發光二極體 80之工作頻率;以及
- 4)輸入於驅動電路 40、60中之資料可為類比式或數位, 因此驅動電路 40、60並不如習知 PW M驅動電路般需包含一類比/數位轉換器。

以上所述僅為本發明之較佳實施例,凡依本發明申請專利範圍所做之均等變化與修飾,皆應屬本發明專利之涵蓋範圍。



圖式簡單說明

圖式之簡單說明

圖一為習知PWM法之時序圖。

圖二為本發明驅動電路之較佳實施例之電路圖。

圖三為圖二中所顯示之驅動電路中的反相器之時序

圖。

圖四為圖二中所顯示之驅動電路中的電容對應於三個具有不同值之資料之電壓時間關係圖。

圖五為本發明驅動電路之另一較佳實施例之電路

圖。

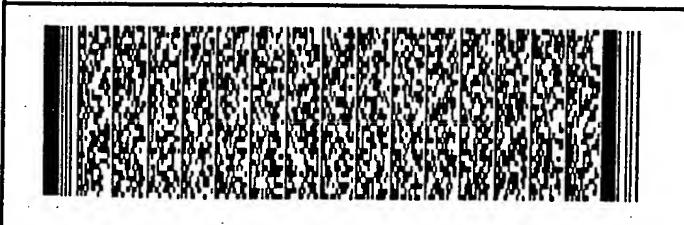
圖式之符號說明

		•	•		:	
40	60	驅動電	路	42	反相器	
44		資料輔	入 電 路	46	壓降電	路
62		比較器		80	有機發	光二極體
C		電容		T_{1}	第一電	品 體
T_2		第二電	日贈			•



六、申請專利範圍

- 1. 一種驅動電路,用來驅動一有機發光二極體(OLED),該驅動電路包含:
- 一反相器,其輸出端係連接於該第一電晶體之控制端;
- 一資料輸入電路,其輸出端係連接於該反相器之輸入端,該資料輸入電路係用來輸入資料;以及
- 一壓降電路,連接於該資料輸入電路之輸出端,用來降低該資料輸入電路之輸出端之電壓。
- 2. 如申請專利範圍第 1項所述之驅動電路,其中該第一電晶體為一薄膜電晶體 (TFT)。
- 3. 如申請專利範圍第1項所述之驅動電路,其中該反相器為一互補式電晶體 (CMOS)反相器。
- 4. 如申請專利範圍第1項所述之驅動電路,其中該資料輸入電路包含:
- 一電容,其一端係連接於該資料輸入電路之輸出端
- 5. 如申請專利範圍第1項所述之驅動電路,其中該壓降



六、申請專利範圍

電路包含一第三電晶體。

- 6. 一種驅動電路,用來驅動一有機發光二極體,該驅動電路包含:
- 一第一電晶體,其第一端係連接於一電壓源,第二端係連接於該有機發光二極體;
- 一比較器,其第一輸入端係連接於一參考電壓,其輸出端係連接於該第一電晶體之控制端;
- 一資料輸入電路,其輸出端係連接於該比較器之第二輸入端,該資料輸入電路係用來輸入資料;以及
- 一壓降電路,連接於該資料輸入電路之輸出端,用來降低該資料輸入電路之輸出端之電壓。
- 7. 如申請專利範圍第6項所述之驅動電路,其中該第一電晶體為一薄膜電晶體。
- 8. 如申請專利範圍第6項所述之驅動電路,其中該資料輸入電路包含:
- 一第二電晶體,其第一端係連接於一資料輸入端,第二端係連接於該資料輸入電路之輸出端;以及
- 一電容,其一端係連接於該資料輸入電路之輸出端
- 9. 如申請專利範圍第6項所述之驅動電路,其中該壓降電路包含一第三電晶體。



